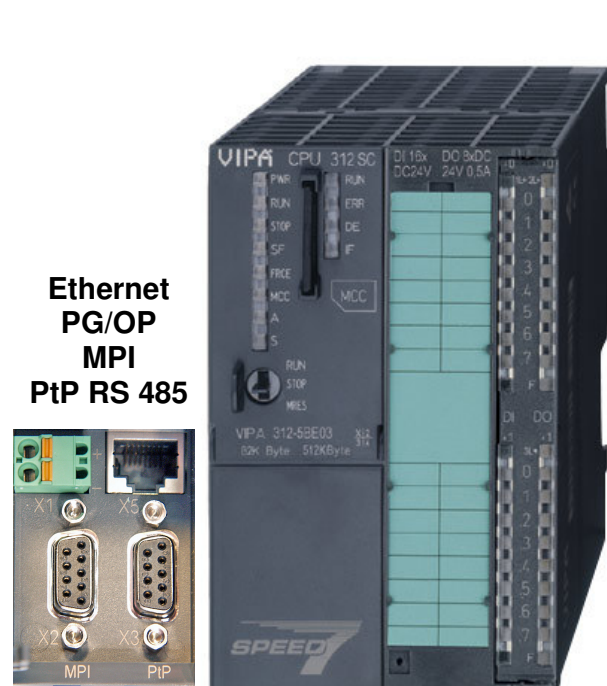


Nuova CPU 312SC con IO integrate + Eth. PG/OP

La tecnologia **PLC on Chip** ad altissima velocità ha creato il PLC praticamente a **Tempo di ciclo Zero !!!** per applicazioni sempre più performanti a prezzi incredibilmente competitivi.



Ethernet
PG/OP
MPI
PtP RS 485



On Board IO (24 Digitali)

- **DI 16xDC24V** (16 alarm)
- **2x32 Bit counter**
(AB,10kHz),
- **DO 8xDC24V, 0,5A**
- **MPI e Ethernet PG/OP com**

Nuova tecnologia

SPEED7®

con processore

PLC 7001



Programmazione: Step7® di Siemens

Memoria: base **32 kb** (16cod+16dati+32car) esp. tramite MCC aggiuntiva o MMC per backup dati e programma, Ram tamponata

Interfacce: **MPI**, **MMC**, real time clock,
Ethernet per PG/OP com, **RS485 Ptp**,
Modbus master, ASCII, STX/ETX, 3964R,
USS master

Tempi di processo:Bit, Word, Virgola fissa
21 ns, virgola mobile 125 ns, 100 k istr. Typ
2 ms.

FB/FC/DB 2048-2048-4096 blocchi da 64 kB

Bit me/counter/timer 8192 Byte-512-512

Dati locali: 512 Byte per livello di priorità

I/O indir. Tot. 8192 / 8192 Byte

Immagine di proc. IO 128-128 Byte

IO a bordo:DI 16xDC24V (16 alarm) / DO
8xDC24V, 0,5A,2x32Bit counter (AB,10kHz),

Config. Hardware: **6ES7 312-5BE03-0AB0**

VIPA 312-5BE03

CPU 312SC SPEED7® 32 KB (16cod+16dati+32car) esp.

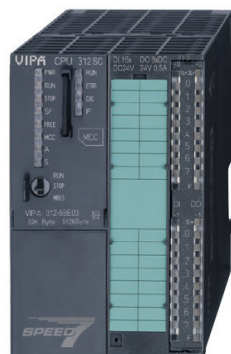
DI 16xDC24V (16 alarm) / **DO 8xDC24V, 0,5A,**

2x32Bit counter (AB,10kHz), (2xPWM/3xstepper disp. da rel. 2)

MPI, **MMC** slot, real time clock, Ethernet per PG/OP com,

RS485 PtP Modbus master, ASCII, STX/ETX, 3964R, USS master

Max 8 moduli (7 se utilizzata Ethernet PG/OP) no esp. con IM.



CPU 312 SC

con tecnologia
SPEED7
PLC on Chip
Tempo di ciclo ZERO !



Confronto

VIPA 312SC	Diff.	Siemens
VIPA 312-5BE03		6ES7312-5BE03
32kB (16+16+32)		32kb
Esp.mem. 32-512kB	+	
Ethernet PG/OP	+	
MPI 187,5 kB		MPI 187,5 kB
PtP RS 485 (Modbus...)	+	
16DI 2xcount 10khz	+6 DI	10DI 2xcount 10khz
8DO	+2 DO	6DO
Vel. Bit oper. 21ns	+++	Vel. Bit oper. 200 ns
Vel.Word oper. 21 ns	+++	Vel.Word oper. 400 ns
Vel.Virg.fissa 21 ns	+++	Vel.Virg.fissa 5000 ns
Vel.Virg.mob. 125 ns	+++	Vel.Virg.mob. 6000 ns
DB 4096	+++	DB 512
FB / FC 2048	+++	FB / FC 1048
Bit.mem 8192 Byte	+++	Bit.mem 128 Byte
Counter 512	++++	Counter 128
Timer 512	++++	Timer 128
1x40 poli		1x40 poli